



**Laboratoire Ampère**

**Unité Mixte de Recherche CNRS**

Génie Électrique, Électromagnétisme, Automatique, Microbiologie Environnementale et Applications

---

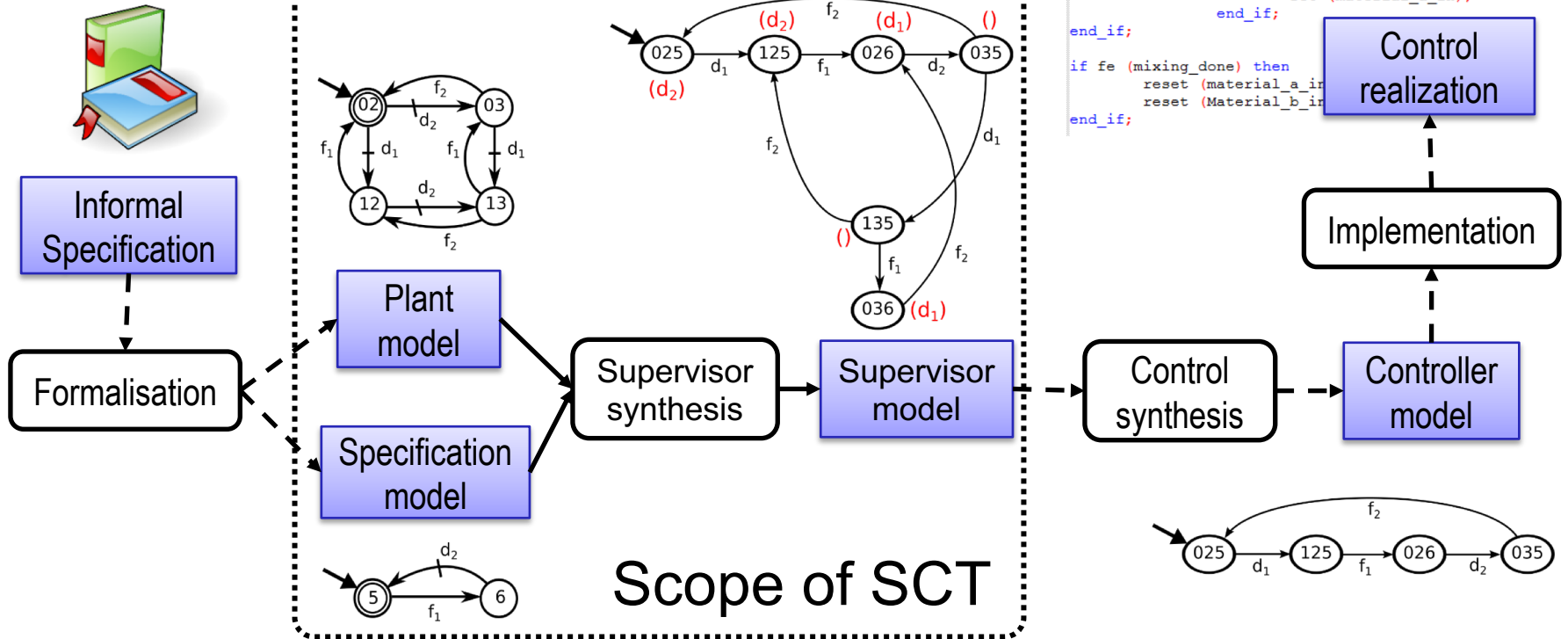
**Integrated Modeling of  
Supervisory Control Theory  
and  
Model-Based System Engineering**

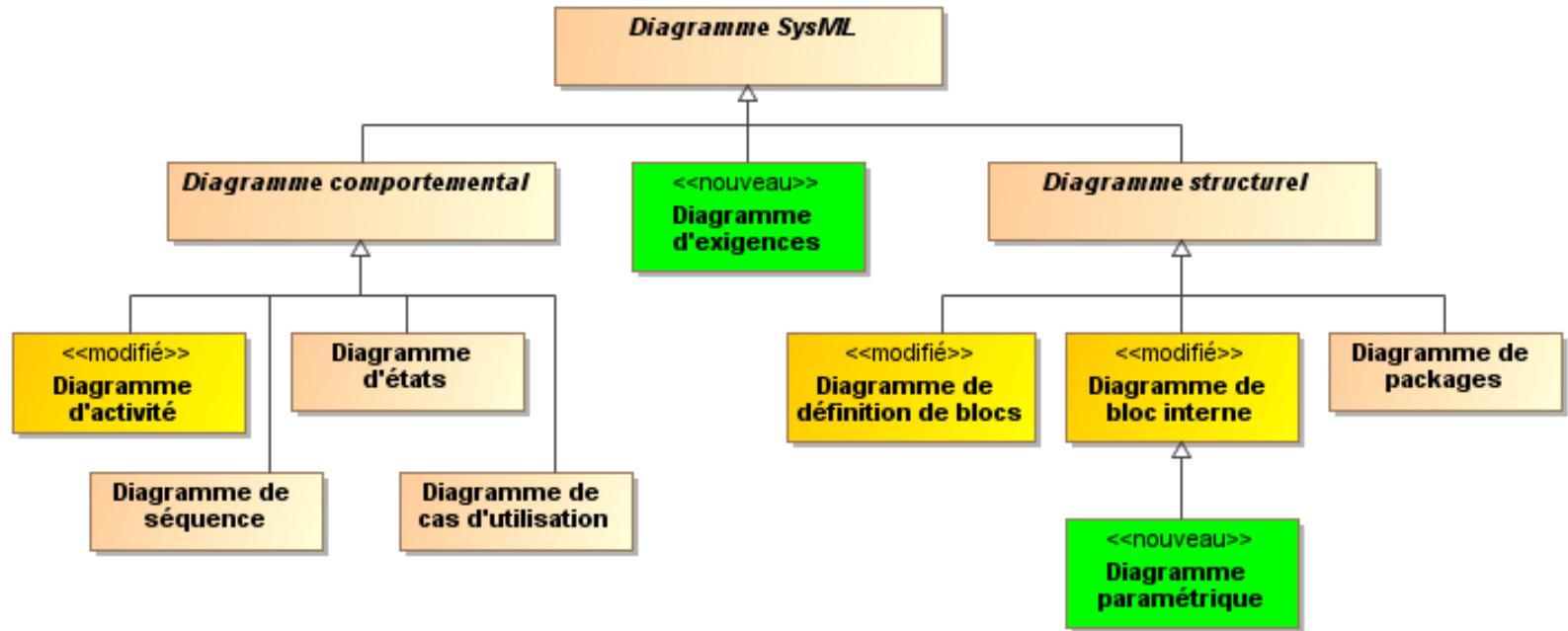
---

**Xiaoshan LU, Laurent PIÉTRAC, Éric NIEL**



# Processus de développement





**Objectif** : proposer un nouveau cadre de modélisation pour les SED combinant SCT et MBSE.

**Verrou 1** : Comment intégrer les langages de modélisation différents?

- Liens avec le cahier des charges
- Approches formelles et semi-formelles

**Verrou 2** : Quel est le processus global de modélisation ?

- Modèles requis
- Processus intégré : les activités, les produits...

**Verrou 3** : Comment intégrer le contexte de la SCT ?

- Les concepts particuliers à la SCT : spécification, superviseur...